

(43)公開日 平成9年(1997)10月21日

(51) Int.Cl. ⁸	識別記号	庁内整理番号	F I	技術表示箇所
H 0 4 J 11/00			H 0 4 J 11/00	Z
H 0 4 L 27/00			H 0 4 M 3/00	B
H 0 4 M 3/00			11/00	3 0 2
11/00	3 0 2		H 0 4 L 27/00	Z

審査請求 未請求 請求項の数 5 FD (全 17 頁)

(21)出題番号 特願平9-57185

(22) 出題日 平成9年(1997)2月26日

(31)優先権主張番号 616819

(32)優先日 1996年3月15日

(33) 優先權主張国 米国 (US)

(71) 出願人 390009597

MOTOROLA INCORPORATED

アメリカ合衆国イリノイ州シャンバーグ、
イースト・アルゴンクイン・ロード1303

(72)発明者 マシュー・エー・リビッキ

アメリカ合衆国テキサス州オースチン、カ
バー・トレイル10201

(72)発明者 マイケル・アール・メイ

アメリカ合衆国テキサス州オースチン、ロ
ーチェスター13110

(74) 代理人 弁理士 大賀 進介 (外1名)

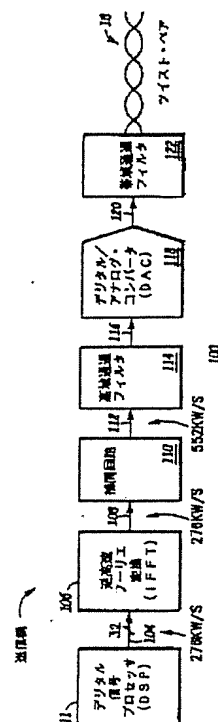
[最終頁に続く](#)

(54)【発明の名称】 柔軟なADSL送信機、これを利用する中央局およびその方法

(57) 【要約】

【課題】 共通の電話回線18を利用して、ISDN端末装置(TE)と同時に動作できる柔軟なADSL送信機を提供する

【解決手段】 ADSL送信機は、周波数成分が I S D N T E 信号の周波数成分と重複しないように、周波数符号化 ADSL 信号 1 0 4 の周波数成分を変更する。中央局 (C O) に配置された対応する ADSL 受信機は、この変更された周波数成分に適応し、信号保全性を実質的に失わずに電話回線上で ADSL 信号を送信することを可能にする。一実施例では、ADSL 送信機 1 0 0 は、周波数符号化 ADSL 信号 1 0 4 を構成する ADSL シンボルを対応する時間領域信号に変換する。次に、送信機 1 0 0 は、時間領域信号を補間し、この補間信号を高域通過濾波する。この高域通過濾波信号は、アナログ形式に変換され、帯域通過濾波され、電話回線 1 8 上に駆動される。



1

【特許請求の範囲】

【請求項1】 電話回線（18）を介して遠隔端末（RT）（32）から中央局（CO）（40）にアップストリーム信号を送信し、前記電話回線（18）を介して第1周波数成分の信号を同時に伝達する信号源（38）を使用するのに適したADSL送信機（100）であって：周波数符号化されたADSLデータ信号（104）を受け取る入力と、第2周波数成分を有する被処理信号（108）を与える出力とを有する周波数／時間コンバータ（106）；前記周波数／時間コンバータ（106）の前記出力に結合された入力と、第3周波数成分を有する補間された出力信号（112）を与える出力とを有する補間回路（110）；前記補間回路（110）の前記出力に結合された入力と、第4周波数成分を有する高域通過濾波出力信号（116）を与える出力とを有する高域通過フィルタ（114）であって、前記高域通過フィルタ（114）のカットオフ周波数は前記第1周波数成分よりも高い、高域通過フィルタ（114）；前記高域通過フィルタ（114）の前記出力に結合された入力と、出力とを有するデジタル／アナログ・コンバータ（DAC）（118）；および前記DAC（118）の前記出力に結合された入力と、前記電話回線（18）に結合され、第5周波数成分を有するアップストリーム信号を与える出力とを有する帯域通過フィルタ（122）；によって構成され、前記アップストリーム信号は、前記周波数符号化ADSLデータ信号（104）を表すが、前記第5周波数成分を有し、前記第5周波数成分および前記第1周波数成分は実質的に重複しないことを特徴とするADSL送信機（100）。

【請求項2】 電話回線（18）を介して遠隔端末（RT）（32）から中央局（CO）（40）にアップストリーム信号を送信し、前記電話回線（18）を介して第1周波数成分の信号を同時に伝達する信号源（38）を使用するのに適したADSL送信機（130）であって：周波数符号化されたADSLデータ信号（104）を受け取る入力と、第2周波数成分を有する被処理信号（108）を与える出力とを有する周波数／時間コンバータ（106）；前記周波数／時間コンバータ（106）の前記出力に結合された入力と、第3周波数成分を有する補間された出力信号（112）を与える出力とを有する補間回路（110）；前記補間回路（110）の前記出力に結合された入力と、第4周波数成分を有する低域通過濾波出力信号（134）を与える出力とを有する低域通過フィルタ（132）であって、前記低域通過フィルタ（132）のカットオフ周波数は前記第2周波数成分よりも高い、低域通過フィルタ（132）；前記低域通過フィルタ（132）の前記出力に結合された第1入力と、混合信号を受け取る第2入力と、出力（136）とを有する乗算器（135）；前記乗算器（135）の前記出力に結合された入力と、出力とを有するデ

2

ジタル／アナログ・コンバータ（DAC）（118）；および前記DAC（118）の前記出力に結合された入力と、前記電話回線（18）に結合され、第5周波数成分を有するアップストリーム信号を与える出力とを有する帯域通過フィルタ（122）；によって構成され、前記アップストリーム信号は、前記周波数符号化ADSLデータ信号（104）を表すが、前記第5周波数成分を有することを特徴とするADSL送信機（130）。

【請求項3】 電話回線（18）を介して遠隔端末（RT）（32）から中央局（CO）（40）にアップストリーム信号を送信し、前記電話回線（18）を介して第1周波数成分の信号を同時に伝達する信号源（38）を使用するのに適したADSL送信機（140）であって：周波数符号化されたADSLデータ信号（104）を受け取る入力と、第2周波数成分を有する被処理信号（108）を与える出力とを有する周波数／時間コンバータ（106）；前記周波数／時間コンバータ（106）の前記出力に結合された入力と、第3周波数成分を有する補間された出力信号（112）を与える出力とを有する補間回路（110）；前記補間回路（110）の前記出力に結合された入力と、出力とを有するデジタル／アナログ・コンバータ（DAC）（142）；および前記DAC（142）の前記出力に結合された入力と、前記電話回線（18）に結合され、第4周波数成分を有するアップストリーム信号を与える出力とを有する帯域通過フィルタ（144）であって、前記帯域通過フィルタ（144）は、前記第1周波数成分より高い低周波数カットオフを有する、帯域通過フィルタ（144）；によって構成され、前記アップストリーム信号は、前記周波数符号化ADSLデータ信号（104）を表すが、前記第4周波数成分を有することを特徴とするADSL送信機（140）。

【請求項4】 電話回線（18）を介して遠隔端末（RT）（32）から中央局（CO）（40）にアップストリーム信号を送信し、前記電話回線（18）を介して第1周波数成分の信号を同時に伝達する信号源（38）を使用するのに適したADSL送信機（150）であって：周波数符号化されたADSLデータ信号を受け取る第1入力と、前記周波数符号化されたADSLデータ信号（104）のデータ・レートの整数倍であるデータ・レートとを有する被処理信号（153）を与える出力とを有する周波数／時間コンバータ（152）であって、前記被処理信号（153）は第3周波数成分を有する、周波数／時間コンバータ（152）；前記周波数／時間コンバータ（152）の前記出力に結合された入力と、出力とを有するデジタル／アナログ・コンバータ（DAC）（154）；および前記DAC（154）の前記出力に結合された入力と、前記電話回線（18）に結合され、第4周波数成分を有するアップストリーム信号を与える出力とを有する帯域通過フィルタ（158）であって、

前記帯域通過フィルタ(158)は、前記第1周波数成分より高い低周波数カットオフを有する、帯域通過フィルタ(158)；によって構成され、前記アップストリーム信号は、前記周波数符号化ADSLデータ信号(104)を表すが、前記第4周波数成分を有することを特徴とするADSL送信機(150)。

【請求項5】 ADSL送信機(100)において、第1周波数成分を有する信号を与える第2信号源(38)が電話回線(18)を同時利用することを可能にする方法であって：周波数符号化されたADSLデータ信号(104)を受ける段階；実質的に米国規格協会(ANSI)規格ANSI T1.43に従って、前記周波数符号化されたADSLデータ信号(104)を、第2周波数成分を有する時間領域信号(108)に変換する段階であって、前記第2周波数成分が前記第1周波数成分と重複する、段階(106)；前記第2周波数成分を第3周波数成分に変更する段階(110/114)であって、前記第3周波数成分は前記第1周波数成分のどの部分とも実質的に重複しない、段階；および前記第3周波数成分を有する出力信号を前記電話回線上で送信する段階；によって構成されることを特徴とする方法。

【発明の詳細な説明】

【0001】

【産業上の利用分野】本発明は、一般に通信に関し、さらに詳しくは、ADSL(asymmetrical digital subscriber line)受信機に関する。

【0002】

【従来の技術】米国規格協会(ANSI)によって規定される北米ISDN(Integrated Service Digital Network)規格は、電話回線上の情報伝送のプロトコルを規定する。特に、ISDN規格は、情報を伝送できるレートおよびそのフォーマットを規定する。ISDNでは、2本の64キロボット/秒(kbps)のチャネルの全二重デジタル伝送が可能で、従来のアナログ・モデムを利用したデータ伝送の能力を大幅に上回る。

【0003】ビデオ会議などの高データ・レートのインタラクティブ・サービスをより多くの家庭および小企業利用者に利用できるようにするためには、高速データ通信路が必要になる。光ファイバ・ケーブルはこのような高データ・レート・サービスの好適な伝送媒体であるが、既設の通信ネットワークで容易に利用できず、光ファイバ・ケーブルの設置費用は極めて高価である。銅ツイスト・ペア媒体からなる現在の電話配線接続は、インタラクティブ・サービスに必要なデータ・レートまたは帯域幅をサポートするように設計されていない。ADSL(Asymmetric Digital Subscriber Lines)技術は、既設のツイスト・ペア接続の有効帯域幅を増加して、新たな光ファイバ・ケーブルの設置を必要とせずに、インタラクティブ・サービスの提供を可能にすべく開発された。

【0004】DMT(Discrete Multi-Tone)は、ツイスト・ペア接続の利用可能な帯域幅を多くのサブチャネルに分割するマルチキャリア方法である。DMT方法は、ADSLシステム用としてANSI T1E1.4(ADSL)委員会によって採択された。ADSLでは、エンド・ユーザへのダウンストリーム伝送のため26kHz~1.1MHzの250本の個別の4.3125kHzサブチャネルと、エンド・ユーザによるアップストリーム伝送のための26kHz~138kHzの26本のサブチャネルとを生成するためDMTが用いられる。個別のサブチャネルの伝送能力は各接続について評価され、その伝送能力(各サブチャネルがサポートできるビット数)に応じて、データはサブチャネルに割り当てられる。データ伝送をサポートできないサブチャネルは利用されず、一方、伝送をサポートできるサブチャネルのビット伝達容量(bit-carrying capacity)は最大となる。従って、ADSLシステムにおいてDMTを利用することにより、各ツイスト・ペア接続の伝送能力は固定帯域幅上で最大となる。

【0005】接続の伝送能力が確立されると、データ転送プロセスはデータを符号化することによって開始する。ADSLシステムにおけるデータはフレームにまとめられ、ここで一つのフレームは、送信すべきデータのタイム・スライス(time-slice)を表す。フレームからのビットは、各サブチャネルがサポートできるビット数に基づいてサブチャネルに割り当てられ、サブチャネルは周波数領域ベクトル・セットを生成することによって符号化される。ベクトル・セットにおける周波数領域ベクトル(frequency-domain vectors)は、位相成分および大きき成分を利用して、ビットの値を符号化する。逆高速フーリエ変換(IFFT: Inverse Fast Fourier Transform)は、周波数領域ベクトルの周波数/時間変換を行い、その結果、デジタル時間領域情報が得られる。次に、デジタル/アナログ・コンバータ(DAC)は、デジタル情報をアナログ信号に変換し、送信機がこのアナログ信号を銅ツイスト・ペア媒体上に送信する。

【0006】

【発明が解決しようとする課題】ISDNは、0kHzから80kHzの周波数範囲で動作する。ISDNおよびADSLは重複する周波数帯域を有するので、ISDNデータおよびADSLデータの両方は同一ツイスト・ペア上で同時に伝送することは自動的にできない。同時伝送を可能にする従来の方法の一つとして、中央局(central office)のADSL受信機が0Hzから80kHzの周波数範囲におけるDMT信号を受信することをフィルタにより防ぐ方法がある。これによりADSLおよびISDN受信機は同時に動作できるが、全てのチャネルが利用できないので、ADSLチャネルのスループットは低下する。

【0007】

【実施例】一般に、本発明は、ISDN通信にも用いられるツイスト・ペア銅線上で、遠隔端末から修正されたアップストリームADSL信号を受信するADSL受信機を提供する。遠隔端末の送信機は、ADSL信号がISDN信号の周波数成分と重複したり、あるいは干渉しないように、ISDN周波数成分より上の周波数成分を有する修正されたアップストリームADSL信号を送信する。一実施例では、ADSL受信機は、帯域通過フィルタ、アナログ／デジタル・コンバータ、デシメータ、時間／周波数コンバータおよびデジタル信号プロセッサを含む。デシメータは、修正アップストリームADSL信号をベースバンドに戻し、それによりADSL信号源がADSLスループットを大幅に低減せずにISDN信号源と電話回線を同時に利用できるようにする。

【0008】図1は、従来技術によるADSL送信機10をブロック図形式で示す。送信機10は、一般に、デジタル信号プロセッサ(DSP)11、逆高速フーリエ変換(IFFT)12、高域通過フィルタ13、デジタル／アナログ・コンバータ(DAC)14および帯域通過フィルタ15を含み、これらはすべて導体のツイスト・ペア18として表される電話伝送回線に結合される。なお、図1の送信機10において、エコー・キャンセラ、伝送回線ハイブリッドなどの追加信号処理機能は存在するが、説明を簡単にするため省略していることに留意されたい。また、「POTSトランシーバ」と記された電話受信機16もツイスト・ペア18に接続される。POTSトランシーバ16は、従来の電話、すなわち「plain old telephone set」なのでそのように記される。

【0009】DSP11は、アップストリームADSLチャネルを実施するために必要なデジタル信号処理機能を表し、ANSI T1.43規格によって規定される全ての機能を含む。DSP11は、32個の複素シンボルを与える出力を有する。各シンボルは実数成分と虚数成分とによって表され、ADSL規格によって規定されるように所定の周波数帯域における信号を表す。DSP11の有効データ・レートは276キロワード／秒(kW/s)であり、各ワードは複素シンボルの実数部分または虚数部分を表す。DSP11は、適切なソフトウェアを有するMotorola, Inc. から入手可能なDSP5630などの汎用デジタル信号プロセッサや、専用DSPまたはこの2つの組み合わせによって構築できる。

【0010】IFFT12は、実数シンボルおよび虚数シンボルに対応する時間領域表現に変換する信号プロセッサ・ブロックであり、任意の従来のIFFT信号プロセッサでもよい。IFFT12は、276 kW/sのデータ・レートで時間領域信号を出力する。高域通過フィルタ13は、IFFT12の出力に接続された入力と、出力とを有する。高域通過フィルタ13は、約26 kHzで低周波数カットオフを行うデジタル高域通過フィル

タである。高域通過フィルタ13は、同様に276 kW/sで出力を与える。DAC14は、高域通過フィルタ13の出力に接続された入力と、出力とを有する。DAC14は、高域通過濾波されたデジタル信号に対応するアナログ表現に変換する。DAC14は、シグマ・デルタ、抵抗ラダー(resistor ladder)など任意の従来のDACアーキテクチャでもよい。帯域通過フィルタ15は、DAC14の出力に接続された入力と、伝送回線ハイブリッド(図1で図示せず)を介してツイスト・ペア18に接続された出力とを有する。帯域通過フィルタ15は、26 kHz~138 kHzの通過帯域を有する。音声信号を伝送するために設計されたPOTSトランシーバ16は、0~4 kHzの帯域幅を有する。従って、ツイスト・ペア18へのPOTSトランシーバ16の接続は、2つの信号源の周波数成分が重複しないので、ADSL伝送と干渉しない。

【0011】図2は、従来技術によるADSL受信機20をブロック図形式で示す。ADSL受信機20は、中央局(CO: central office)におけるアップストリームADSLデータの受信機として利用でき、図1の送信機10とともに利用できる。受信機20は、一般に、帯域通過フィルタ21、アナログ／デジタル・コンバータ(ADC)22、高域通過フィルタ23、高速フーリエ変換(FFT)24およびDSP25を含む。帯域通過フィルタ21は、図示しない伝送回線ハイブリッドを介してツイスト・ペア18に接続された入力と、出力とを有する。帯域通過フィルタ21は、26 kHz~138 kHzの通過帯域を有する。ADC22は、帯域通過フィルタ21の出力に接続された入力と、出力とを有する。ADC22は、シグマ・デルタ、連続近似(successive approximation)など任意の従来のアナログ／デジタル変換方法を利用できる。ADC22は、276 kW/sのデータ・レートで出力を与える。高域通過フィルタ23は、ADC22の出力に接続された入力と、出力とを有する。高域通過フィルタ23は、26 kHzの低周波数カットオフを有し、276 kW/sのデータ・レートで出力信号を与える。FFT24は、高域通過フィルタ23の出力に接続された入力と、出力とを有する。FFT24は32個の複素数を与え、各複素数は実数成分および虚数成分を有し、ADSL規格によって規定されるアップストリーム・データ伝送に伴う各周波数帯域における信号を表す。また、FFTは、276 kW/sのデータ・レートで出力を与える。DSP25は、FFT24の出力に接続された入力と、「データ」と記された信号を与える出力とを有する。なお、受信機20は送信機10と同様であるが反対方向の機能を実行することに留意されたい。

【0012】図1および図2を一緒に検討すると、送信機10および受信機20は、ADSLアップストリーム・データ・チャネルを構築するために利用できる。さら

に、POTS トランシーバ 16 は、同じツイスト・ペア 18 上で同時に動作できる。従って、音声電話呼出は、ADSL 伝送と同時に行うことができる。また、ISDN 信号源をツイスト・ペア 18 に接続することが望ましい。しかし、送信機 10 からツイスト・ペア 18 に与えられる出力信号は 26 kHz ~ 138 kHz の範囲の周波数成分を有し、これは 0 ~ 80 kHz 周波数成分を有する ISDN 信号と干渉するため、ADSL アップストリーム・システムは確実に動作しない。本発明について、図 3 ないし図 19 を参照してさらに詳しく説明する。図 3 は、本発明により同一電話回線上で ISDN および ADSL の同時伝送を可能にする通信システム 30 をブロック図形式で示す。通信システム 30 は、ADSL 中央局 40、ADSL 遠隔端末 32、ISDN トランシーバ 38 および ISDN トランシーバ 46 を含む。ADSL 遠隔端末 32 は、ADSL トランシーバ 34 およびスプリッタ 36 を含む。ADSL 遠隔端末 32 には、テレビジョン受信機 48 などの通信装置が接続できる。ツイスト・ペア 18 は、ADSL 遠隔端末 32 を ADSL 中央局 40 に結合する。ADSL 中央局 40 には、ビデオ・サーバ 58 などの通信装置を結合できる。

【0013】ADSL 中央局 40 は、ADSL トランシーバ 42 およびスプリッタ 44 を含む。スプリッタ 44 は、ADSL トランシーバ 42 をツイスト・ペア 18 に結合し、受信した ISDN 信号および ADSL 信号を適切な対応する受信機に分離させる。同様に、スプリッタ 44 は、ISDN 送信機および ADSL 送信機からの送信信号をツイスト・ペア 18 に結合する。スプリッタ 44 は、受信 ADSL 信号を ISDN 信号から分離する帯域通過フィルタ回路と、ツイスト・ペア 18 上で送信するため ADSL 信号と ISDN 信号とを合成する回路とを含む。スプリッタ 36 はスプリッタ 44 と同じように機能し、ADSL 信号および ISDN 信号を必要に応じて分離または合成する。

【0014】電話 52 またはコンピュータ端末 50 などの通信装置は、ISDN トランシーバ 38 に結合できる。同様に、ISDN トランシーバ 46 には、コンピュータ端末 56 および／または電話 54 を結合できる。動作時に、通信システム 30 は、ツイスト・ペア 18 上で ISDN 信号および ADSL 信号の同時送信および受信を可能にする。ADSL トランシーバ 34 は、図 4、図 6、図 8 または図 10 に示すように、本発明による ADSL 送信機を含む。ADSL トランシーバ 34 は、ツイスト・ペア 18 を介して ADSL 中央局 40 にアップストリーム ADSL 信号を送信する。ADSL トランシーバ 42 および中央局 40 は、図 12、図 14、図 16 または図 18 に示す受信機のうちの一つを含み、ADSL トランシーバ 34 からアップストリーム・データ信号を受信する。以下で詳細に説明するように、ADSL トランシーバ 34 は、ISDN ネットワークが利用する周波

数よりも高い周波数までアップストリーム ADSL 信号をシフトまたは修正する。この修正されたアップストリーム ADSL 信号は、ISDN 信号と同時にツイスト・ペア 18 で送信できる。中央局 40 の ADSL トランシーバ 42 の ADSL 受信機は、ISDN 信号を帯域通過滤波し、修正アップストリーム ADSL 信号を元のスペクトル帯域に戻し、ここで DSP で用いるためデジタル出力データに変換される。ADSL 中央局 40 からのダウンストリーム ADSL は、ISDN 信号によって占められる周波数帯域を利用しないように修正される。この修正は、ADSL トランシーバ 42 のダウンストリーム送信機の高域通過フィルタのカットオフ周波数および ADSL トランシーバ 34 のダウンストリーム受信機の高域通過フィルタのカットオフ周波数を変更することにより達成される。

【0015】図 4 は、図 3 の通信システム 30 で用いられる ADSL 送信機 100 の第 1 実施例をブロック図形式で示す。ADSL 送信機 100 は、一般に、DSP 11、IFFT 106、補間回路 (interpolator) 110、高域通過フィルタ 114、DAC 118 および帯域通過フィルタ 122 を含む。DSP 11 は、図 1 の DSP 11 と同じ信号処理機能を実行し、出力 104 を与える。出力 104 は、それぞれが実数成分および虚数成分を有する 32 個の複素シンボルを 276 キロワード/秒 (kW/s) のデータ・レートで伝達する。IFFT 106 は、出力 104 に接続された入力と、出力 108 とを有する。IFFT 106 は、276 kW/s のデータ・レートで出力 104 上で伝達される 32 個の複素シンボルの時間領域表現を与える。補間回路 110 は、出力 108 に接続された入力と、出力 112 とを有する。補間回路 110 は、出力 108 上の 276 kW/s 時間領域信号を、出力 112 上の 5.52 kW/s 補間信号に変換する。補間回路 110 は、任意の従来のデジタル補間回路を利用して構築できる。広帯域通過フィルタ 114 は、出力 112 に接続された入力と、出力 116 とを有する。高域通過フィルタ 114 は、138 kHz のカットオフ周波数を有し、80 kHz ~ 138 kHz までロールオフするため、出力 116 上で与えられる高域滤波信号には、80 kHz 以下で有意な信号エネルギーは存在しない。DAC 118 は、出力 116 に接続された入力と、出力 120 とを有する。DAC 118 は、出力 116 上の高域通過滤波信号をアナログ形式に変換する。DAC 118 は、シグマ・デルタ、抵抗ラダーなど任意の従来の DAC アーキテクチャを利用してもよい。好ましくは、DAC 118 は、周知のデジタル回路を利用する構築が簡単のためシグマ・デルタ・コンバータとして構築される。帯域通過フィルタ 122 は、出力 120 に接続された入力と、図 4 に図示しない伝送回線ハイブリッドを介してツイスト・ペア 18 に接続された出力とを有する。帯域通過フィルタ 122 は、138 kHz ~ 27

6 kHzの通過帯域を有する。

【0016】動作時、送信機100は、同一の物理媒体上でISDNトランシーバの動作と同時に、修正ADSLアップストリーム信号をツイスト・ペア18に与えることができる。送信機100は、かなりのエネルギーがある周波数帯域を、ISDN信号源の周波数成分と重複しない周波数帯域に変更することにより、ADSLシンボルの周波数成分を変更する。なお、送信機100は、ADSLシンボルを生成する際にDSP11の動作にあまり影響を及ぼさず、周波数変更を行うことに留意されたい。従って、送信機100は、最小限の回路修正で、図1の送信機10などの既存の規格準拠のADSL送信機から構築できる。

【0017】図5は、図4の送信機100において流れる信号の周波数成分のグラフを示す。図5およびそれ以降の図面において、縦軸は、例えば、ワット／ヘルツ(W/Hz)単位の電力密度(power density)を表す。横軸は周波数を表し、例えばHz単位である。各信号は、縦軸の左側の対応する参照番号によって記される。ベースライン値は「p」と記され、これは理論的にゼロであるが、実際の実施では、ホワイトノイズのためゼロでないことがある。斜線部分は、ISDN信号源によって導入される電力密度を表す。

【0018】ここで、図4とともに図5を検討すると、出力信号108は、0～138kHzで有意な周波数成分を有する。補間回路110は、信号108を補間することにより出力信号112を与える。この補間の効果は、138kHzの周波数を中心にして電力スペクトルを鏡映させることである。次に、高域通過フィルタ114は0～80kHzの周波数を減衰し、そのため出力信号116は0～138kHzで比較的小さい電力密度と、138～276kHzで、異なる周波数範囲であるが出力信号108の電力密度に対応する電力密度を有する。DAC118は、出力信号116と実質的に同じ電力密度であるが、アナログ形式で表されたアナログ出力信号120を与える。なお、DAC118がシグマ・デルタ方法を利用して構築される場合、周波数スペクトルに導入される量子化雑音を除去するため、追加の低域通過雑音整形フィルタが必要なことに留意されたい。次に、帯域通過フィルタ122は、138kHz～276kHzの範囲外の周波数をさらに濾波する。

【0019】ツイスト・ペア18に接続されるISDN信号源の存在のため、ツイスト・ペア18上に0～80kHzで有意な電力密度を有する追加信号が存在することに留意されたい。ただし、送信機100の動作のため、これら2つの周波数スペクトルは重複しない。従って、送信機100は、干渉せずに、ISDN信号源と同時に、共通の電話回線上でADSLアップストリーム信号を送信できる。なお、送信機100は、ツイスト・ペア18上でISDN信号源の同時動作を可能にするだけ

でなく、138kHz以下の周波数成分のみを有する任意の他の信号源と同時に動作できる。

【0020】図6は、図3の通信システムで用いられるADSL送信機130の第2実施例をブロック図形式で示す。送信機100と同様に、送信機130は、DSP11、IFFT106、補間回路110、DAC118および帯域通過フィルタ122を含み、これらは全て図4における対応する要素と同じ参照番号で記され、同じように動作する。

【0021】しかし、送信機130は、低域通過フィルタ132および乗算器135を内蔵することにより送信機100とは異なる。低域通過フィルタ132は、出力122に接続された入力と、出力134とを有する。低域通過フィルタ132は、218kHz以上で有意な信号エネルギーが通過されないように138kHz以上の周波数を減衰する。乗算器135は、出力134に接続された第1入力と、「混合信号(MIXING SIGNAL)」と記された信号を受ける第2入力と、出力136とを有する。混合信号は、276kHzの周波数を有する正弦波信号である。出力信号134はデジタル信号なので、混合信号は、-1と+1との間で変化する値を有するデジタル正弦波信号として表すことができる。DAC118は、出力136に接続された入力を有し、帯域通過フィルタ122への出力信号138として与えられるアナログ表現に変換する。帯域通過フィルタ122は、出力138に接続された入力を有し、図4の送信機100について説明したように帯域通過濾波を行う。なお、前と同様に、DAC118がシグマ・デルタ方法を利用して構築される場合には、低域通過量子化雑音フィルタも内蔵することに留意されたい。送信機130は、送信機100の機能を実施する別の方法である。送信機100と同様に、送信機130でもDSP11は実質的に変更せずに済む。

【0022】図7は、図6の送信機130において流れる信号の周波数成分のグラフを示す。ここで、図6とともに図7を検討して、信号108、112は図5の対応する信号と同一であることに留意されたい。出力信号134は、0～138kHzで有意な電力密度を有するが、低域通過フィルタ132により、138kHz～276kHzでは減衰された電力密度を有する。乗算器135は、138kHzの周波数を中心にして出力信号134の電力密度を鏡映させ、そのため出力信号136のみが138kHz～276kHzで有意な電力密度を有する。信号は、前と同様に138kHz～276kHzの範囲の周波数を通過させる帯域通過フィルタ122により、0～138kHzの範囲においてさらに減衰される。前と同様に、ツイスト・ペア18は、0～80kHzの範囲で有意な電力を有するISDN信号源の情報を伝達できる。

【0023】図8は、図3の通信システム30で用いら

れるADSL送信機140の第3実施例をブロック図形式で示す。前述のように、共通の要素は同じ参照番号が割り当てられる。送信機140は、一般に、DSP11、IFFT106、補間回路110、DAC142および帯域通過フィルタ144を含む。DSP11、IFFT106および補間回路110は、図4および図6を参照して説明したように動作し、さらに詳しく説明しない。DAC142は、出力112に接続された入力と、出力143とを有する。なお、DAC142は、図4および図6のDAC118と同様に動作してもよいが、DAC142は、送信機100における高域通過フィルタ114または送信機130における低域通過フィルタ132を必要とせずに、出力112に直接接続されることに留意されたい。帯域通過フィルタ144は、出力143に接続された入力と、図8において図示しない伝送回線ハイブリッドを介してツイスト・ペア18に接続される出力とを有する。送信機140は、帯域通過フィルタ144が138kHz以下の周波数成分を減衰するためにのみ用いられる点で、送信機100とは異なる。

【0024】図9は、図8の送信機140において流れる信号の周波数成分のグラフを示す。ここで、図8とともに図9を検討すると、信号108は、0~138kHzの範囲で有意なエネルギーを有し、また以前同様、出力信号112も138kHz~276kHzでエネルギーを有する。なお、雑音整形量子化フィルタは276kHz以上の信号しか減衰しないので、DAC142はこれら全ての周波数を通過させることに留意されたい。しかし、帯域通過フィルタ144は、0~138kHzの範囲の信号におけるエネルギーを減衰する。なお、帯域通過フィルタ144は、図4および図6の帯域通過フィルタ122に必要ななかった0~138kHzにおける有意なエネルギーを濾波するために用いられるため、より鋭いカットオフ応答が必要になる。従って、帯域通過フィルタ144は、帯域通過フィルタ122よりも高品位なフィルタで構築する必要がある。

【0025】図10は、図3の通信システム30で用いられるADSL送信機150の第4実施例をブロック図形式で示す。以前同様、DSP11は、送信機100、130および140で用いられたDSPと同様である。ただし、送信機150は、出力信号104に接続された修正IFFT152を含む。修正IFFT152は、32個の複素ADSLシンボルを出力153上で与えられる対応する時間領域表現に、552kW/sのより高いデータ・レートで変換する。図示の実施例では、修正IFFT152は、64入力IFFTとして構築され、ここで0~138kHzに対応する32個の複素入力信号はゼロ・エネルギーで入力される。なお、この修正IFFTは、ゼロになることがあらかじめわかっているこれらの計算を行いことにより、簡略化できることに留意されたい。DAC154は、出力153に接続された入力と、

出力156とを有する。帯域通過フィルタ158は、出力156に接続された入力と、図10において図示しない伝送回線ハイブリッドを介してツイスト・ペア18に接続された出力とを有する。

【0026】図11は、図10の送信機150において流れる信号の周波数成分のグラフを示す。ここで、図10とともに図11を検討すると、修正IFFT152は、0~138kHzの範囲におけるゼロ値シンボルの入力のため、0~138kHzにおいて有意なエネルギーのない出力信号153を与える。138~276kHzの周波数成分は、出力104上で与えられるシンボルを表す。DAC154は、出力156上で出力153の周波数成分を維持し、また以前同様、シグマ・デルタDACとして構築される場合、276kHz以上のカットオフ周波数を有する低域通過量子化雑音整形フィルタを有する。帯域通過フィルタ158は、138kHz~276kHzの範囲の周波数を通過させ、そのため、ツイスト・ペア18上で0~80kHzのISDN信号を同時に伝達することができる。

【0027】図12は、図3のADSLシステム30のADSLトランシーバ40において用いられるADSL受信機200の第1実施例をブロック図形式で示す。受信機200は、帯域通過フィルタ201、アナログ/デジタル・コンバータ203、デシメータ205、高速フーリエ変換210およびデジタル信号プロセッサ212を含む。デシメータ205は、ISDN高域通過フィルタ206およびダウンサンプラ208を含む。帯域通過フィルタ201は、アップストリーム信号を受信するためツイスト・ペア18に接続された入力信号を有し、また帯域通過濾波信号を与える出力202を有する。アナログ/デジタル・コンバータ203は、帯域通過濾波信号を受けるため出力202に接続された入力信号と、出力204とを有する。ISDN高域通過フィルタ206は、デジタル信号を受けるため出力204に接続された入力信号と、高域通過濾波されたデジタル信号を与える出力207とを有する。ダウンサンプラ208は、出力207に接続された入力信号と、出力209とを有する。高速フーリエ変換210は、出力209に接続された入力信号と、出力211とを有する。DSP212は、出力211に接続された入力信号と、「データ」と記されたデジタル・データを与える出力信号とを有する。

【0028】動作時、受信機200は、ツイスト・ペア18から修正アップストリームADSL信号およびISDN信号を受信し、このアップストリームADSL信号に対応する復号デジタル・データを与える。

【0029】図13は、図12の受信機において流れる各信号のスペクトル成分のグラフを示す。図13のグラフは、縦軸の電力密度と、横軸の周波数として記されている。各グラフは、同じ参照番号を有する受信機200の入力および出力に対応する参照番号で記される。ま

た、各グラフは、「p」と記されたベース電力密度から開始する。グラフは図示のために過ぎず、縮尺通りではない。図13、図15、図17および図17において、各グラフの斜線部分は伝量密度と周波数の関係としてのISDN信号を表す。

【0030】受信機200の動作について、図12および図13を参照して説明する。上述のように、ISDN周波数は、一般に、0~80kHzの領域を占める。ISDN信号の周波数成分のほとんどは80kHzまでの周波数帯域であるが、80から約138kHz（図13に示す）まで存在する残留ISDNエネルギーがある。受信機200によって受信される修正ADSL信号は、上記の送信機の実施例のうちの一つによって送信される138kHz~276kHzまでの領域を占める周波数成分を有する。受信機200は、ツイスト・ペア18からの修正ADSLアップストリーム信号を規格準拠のADSL信号に変換し戻す。これにより、DSP212は、従来の図2のDSP25とあまり変更がなくて済み、そのため受信機200を構築するコストおよび複雑さが低減される。

【0031】帯域通過フィルタ201は、ツイスト・ペア18から受信したアナログ信号を帯域通過濾波し、ISDN信号を減衰して、ADSL信号をアナログ/デジタル・コンバータ203に通過させることができる。なお、別の実施例では、ISDN信号は、欧州に存在するタックス・トーン(tax tone)や、米国におけるPOTSなど他の規格に準拠する別の信号と入れ替えてもよいことに留意されたい。また、わかりやすく簡単にするため、全てのデジタル信号について図13、図15、図17および図19に示す電力密度グラフは、サンプリング・レートの半分までしか示していないことに留意されたい。

【0032】アナログ/デジタル・コンバータ203は出力204に結合され、出力202上でアナログADSL信号を表す複数のデジタル信号を与える。好適な実施例では、アナログ/デジタル・コンバータ203は、従来のシグマ・デルタ・コンバータである。ISDN高域通過フィルタ206およびデシメータ205は、出力207上で与えられたISDN信号をさらに濾波する。出力204、207におけるデータ・レートは552kW/sである。ダウンサンプラ208は従来のダウンサンプラであり、出力207に結合される。ダウンサンプラ208は、図13において参照番号209で示されるように、約0~138kHzのベースバンドにADSL信号をシフトバックまたはダウンサンプルする。同時に、ダウンサンプラ208は、データ・レートを552kW/sから276kW/sに変換する。なお、図示の実施例では、ダウンサンプラ208は2分の1にダウンサンプリングすることに留意されたい。しかし、別の実施例では、ダウンサンプリングは別の係数を用いて行っても

よい。

【0033】図13の出力207、209について、ISDN信号からの残留電力密度が示されている。残留電力密度は雑音として認識され、ADSL信号と望ましくない干渉を発生する。従って、ISDN高域通過フィルタ206は、ISDN信号のほとんどを除去または減衰することが重要である。なお、FFTの前のデータ・ストリームには、等化器、エコー・キャンセラなどの追加ハードウェアおよび/またはソフトウェアがある（図12、図14、図16および図18には図示せず）ことに留意されたい。ただし、追加ハードウェアまたはソフトウェアは、本発明を説明する目的とは関係ない。

【0034】FFT210は、ダウンサンプラ208から信号を受け、出力209におけるダウンサンプラ208からの信号を時間領域から周波数領域に変換する。DSP212は、FFT210から周波数領域信号を受け、この信号をさらに復号して、図3に示すビデオ・サーバ58などの通信装置によって用いられる「出力データ」と記されたデジタル出力データを与える。受信機200は、ツイスト・ペア18上でISDN信号源の同時動作を可能にするだけでなく、138kHz以下の周波数成分のみを有する任意の他の信号源とも同時に動作できる。

【0035】図14は、本発明の第2実施例による受信機220をブロック図形式で示す。受信機220は、帯域通過フィルタ221、アナログ/デジタル・コンバータ223、乗算器225、デシメータ227、FFT232およびDSP233を含む。帯域通過フィルタ221は、ツイスト・ペア18に結合された入力と、222と記された出力とを有する。アナログ/デジタル・コンバータ223は、出力222に結合された入力と、224と記された出力とを有する。乗算器225は、出力224に結合された第1入力と、ミキシング信号を受ける第2入力とを有する。好適な実施例では、ミキシング信号は、276kHzの周波数を有する正弦波である。乗算器225は、226と記された出力を有する。デシメータ227は、低域通過フィルタ228およびダウンサンプラ229を含む。低域通過フィルタ228は、出力226に結合された入力と、230と記された出力とを有する。ダウンサンプラ229は、出力230に結合された入力と、231と記された出力とを有する。FFT232は、出力231に結合された入力と、出力とを有する。DSP233は、FFT232の出力に結合された入力と、出力データと記された出力デジタル・データとを有する。

【0036】図15は、受信機220において流れる各信号の周波数成分のグラフを示す。受信機220の動作について、図14および図15とともに説明する。動作時、帯域通過フィルタ221は、ツイスト・ペア18からISDN信号および修正アップストリームADSL信

号を受ける。帯域通過フィルタ221は、出力222のグラフについて図15に示すように、ISDN信号を減衰し、ADSL信号を通過させる。帯域通過濾波信号は、アナログ／デジタル・コンバータ223に与えられる。アナログ／デジタル・コンバータ223は、帯域通過濾波信号のデジタル表現を乗算器225の第1入力に与える。乗算器225は、出力226について図13に示すように、0～138kHzの周波数範囲で、138kHzから276kHzの周波数バンドにADSL信号を多重(folding)する。ADSL信号の倍増と同時に、ISDN信号は138kHzから276kHzに周波数がシフトアップされる。低域通過フィルタ228は、図15における出力230について示すように、ISDN信号をさらに減衰し、減衰したISDN信号およびADSL信号をダウンサンプラに送る。デシメータ227のダウンサンプラ229は、552kW/sのデータ・レートで低域通過濾波信号を受けて、出力231についてグラフで示されるように、デシメートまたはダウンサンプリングされた信号を276kW/sのレートで与える。同時に、ISDN残留電力密度は、138kHz～276kHzの周波数帯域から0kHz～138kHzの周波数帯域までシフトダウンされる。シフトダウンされた残留ISDN信号は、出力231のグラフで示されるように、ADSL信号上で雑音として認識される。従って、帯域通過フィルタ221および低域通過フィルタ228によって行われる全減衰は、望ましくない残留ISDN信号の電力密度を決定する。残留ISDN信号の電力密度が低ければ、ベースバンドADSL信号の全体的な品質は向上する。FFT232は、出力231から受けた信号について時間領域から周波数領域への変換を行い、周波数領域信号をDSP233に与える。DSP233は、ADSL信号をさらに復号し、出力データと記されたデジタル出力データを、通信システム30に結合された通信装置に与える。

【0037】受信機220は、図12に示す受信機200と実質的に同じ出力を与える。ただし、受信機220において、ISDN高域通過フィルタ206の代わりに、低域通過フィルタおよびミキサが用いられる。これにより、若干異なるハードウェアおよび／またはソフトウェアを用いて同じ結果が得られる。なお、好適な実施例では、ハードウェアおよびソフトウェアの組み合わせが用いられるが、別の実施例では、濾波およびダウンサンプリングをハードウェア、ソフトウェアまたはその組み合わせで行ってもよい。

【0038】図16は、図3のシステムで用いられる本発明の第3実施例による受信機240をブロック図形式で示す。受信機240は、帯域通過フィルタ214、アナログ／デジタル・コンバータ243、高域通過フィルタ245、修正FFT247およびDSP248を含む。帯域通過フィルタ241は、ISDN信号および修

正アップストリームADSL信号を同時に受けるためツイスト・ペア18に結合された入力を与える。また、帯域通過フィルタ241は、242と記された出力も有する。アナログ／デジタル・コンバータ243は、出力242に結合された入力と、出力242における信号のデジタル信号表現を与える244と記された複数の出力とを有する。高域通過フィルタ245は、出力244に結合された入力と、246と記された出力とを有する。修正FFT247は、高域通過フィルタ245の出力に結合された入力と、出力とを有する。DSP248は、修正FFT247の出力に結合された入力と、出力データと記された出力とを有する。図17は、受信機240において流れる各信号の周波数成分のグラフを示す。受信機240の動作について、図16および図17を参照して説明する。動作時、帯域通過フィルタ241は、ツイスト・ペア18から受けたISDN信号を帯域通過濾波または減衰し、138kHz～276kHzの周波数成分を有するアップストリームADSL信号を通過させる。帯域通過濾波信号は、図17に示すように出力242に与えられる。出力244は、ADSL信号のデジタル表現を含み、これを552kW/sのデータ・レートで高域通過フィルタ245に与える。高域通過フィルタ245は、ISDN信号をさらに減衰し、同じ552kW/sのデータ・レートでADSL信号を通過させる。

【0039】修正FFT247は、出力246上の信号を時間領域から周波数領域に変換すべく機能する。図16に示す修正FFT247は、276kW/sのレートの二倍、すなわち552kW/sでデータを受けるという点で、FFT210、FFT257、FFT232から修正されている。修正FFT247は、276kW/sのデータ・レートでのみ出力する。これは、FFT247の出力を「剪定(pruning)」することによって達成される。実際、修正FFT247は、実質的には、276kW/s出力データのみを有するように最適化された552kW/s出力のFFTである。また、これらの出力は、FFT247からの出力がFFT210、232、257からの出力と整合するように再配列される。なお、図16の受信機240は、修正FFT247を利用して再配列および剪定を行うことに留意されたい。再配列は、ADSL信号の上部の傾きを反対にすることによって、図15において示される。なお、別の実施例では、再配列はFFTではなくDSPにおいて行ってもよいことに留意されたい。修正FFT247から出力された信号は、DSP248に与えられる。DSP248は、アップストリームADSL信号をさらに復号して、出力データと記されたデジタル出力データを与える。図12および図14に示す実施例とは異なり、受信機240は、ダウンサンプラを有する個別のデシメータを利用せずに、修正FFTブロックにおいてダウンサンプリング機能を行う。上記のように、残留ISDN信号は、修

正FFT 2 4 7の出力(図17において図示せず)後に ADSL信号上で雑音として現れる。

【0040】図18は、図3のシステムにおいて用いられる本発明の第4実施例による受信機250をブロック図形式で示す。

【0041】受信機250は、帯域通過フィルタ251、アナログ/デジタル・コンバータ253、ダウンサンプラ255、FFT 257およびDSP 258を含む。帯域通過フィルタ251は、ツイスト・ペア18に結合された入力と、252と記された出力とを有する。アナログ/デジタル・コンバータ253は、出力252に結合された入力と、ツイスト・ペア18からのADSL信号のデジタル表現を与える複数の出力254とを有する。ダウンサンプラ255は、出力254に結合された入力と、出力256とを有する。FFT 257は、出力256に結合された入力と、出力とを有する。DSP 258は、FFT 257の出力に結合された入力と、「出力データ」と記されたデジタル出力データを与える出力とを有する。

【0042】図19は、図18の受信機において流れる各信号の周波数成分のグラフを示す。動作時、帯域通過フィルタ251は、ツイスト・ペア18からISDN信号および修正アップストリームADSL信号の両方を受け、ISDN信号を帯域通過濾波または減衰し、ADSL信号を出力252に通過させる。アナログ/デジタル・コンバータ253は、帯域通過濾波信号を受け、デジタル信号をダウンサンプラ255に与える。アナログ/デジタル・コンバータ253のデータ・レートは、アップストリームADSL信号の最も高い周波数よりも高い。出力252は、図19において参照番号252として示される。アナログ/デジタル・コンバータからの出力254は図19において示され、ダウンサンプラ255の入力に対して552 kW/sのサンプリング・レートを有する。ダウンサンプラ255は、138 kHz ~ 276 kHz から0 ~ 138 kHzの周波数帯域にシフトされたデシメートまたはダウンサンプリングADSL信号を出力256に与える。上述のように、減衰されたまたは残留ISDN信号は雑音として現れる。ダウンサンプラ255は、出力254における信号のデータ・レートを552 kW/sから276 kW/sのデータ・レートに変換し、このダウンサンプリング信号を出力256に与える。

【0043】FFT 257は、FFT 210、FFT 232と実質的に同じである。FFT 257は、276 kW/sのデータ・レートで信号を与える。DSP 258は、FFT 257の出力をさらに復号し、修正アップストリームADSL信号を表すデジタル出力データを与える。

【0044】デジタル領域およびアナログ領域の両方のフィルタを内蔵する図12、図14および図16に示し

た受信機とは対照的に、帯域通過フィルタ251は、受信機250におけるISDN信号の全ての濾波をアナログ領域で行わなければならない。全ての濾波および減衰をアナログ領域において行うことは、上記の実施例に比べて高価になるという欠点がある。しかし、帯域通過フィルタ251は、ISDN信号をアナログ領域で減衰および帯域通過濾波することにより、デジタル・フィルタの必要性を省き、そのため、デジタル信号を処理するために必要な動作が少なくなるので、高価でないデジタル・プロセッサが可能になる。

【0045】本発明について、好適な実施例の観点から説明してきたが、本発明はさまざまな点で修正でき、上で具体的に説明した以外の多くの実施例が可能なのは当業者に明白である。なお、各送信機実施例において説明した補間回路は、デジタル論理回路において容易に実現できる係数2で入力信号を補間したが、別の補間係数も利用できることに留意されたい。また、本発明による通信システムは、欧州タックス・トーン、POTSトランシーバまたは低周波数信号エネルギーの任意の別の信号源など、他のISDNでない信号源でも利用できる。従って、特許請求の範囲は、本発明の真の精神および範囲内の一切の修正を網羅するものとする。

【図面の簡単な説明】

【図1】従来技術によるADSL送信機を示すブロック図である。

【図2】従来技術によるADSL受信機を示すブロック図である。

【図3】同一電話回線上で同時ISDN伝送を可能にする、本発明によるADSLシステムを示すブロック図である。

【図4】図3のシステムにおいて用いられるADSL送信機の第1実施例を示すブロック図である。

【図5】図4の送信機において流れる信号のスペクトル成分を示すグラフである。

【図6】図3のシステムにおいて用いられるADSL送信機の第2実施例を示すブロック図である。

【図7】図6の送信機において流れる信号のスペクトル成分を示すグラフである。

【図8】図3のシステムにおいて用いられるADSL送信機の第3実施例を示すブロック図である。

【図9】図8の送信機において流れる信号のスペクトル成分を示すグラフである。

【図10】図3のシステムにおいて用いられるADSL送信機の第4実施例を示すブロック図である。

【図11】図10の送信機において流れる信号のスペクトル成分を示すグラフである。

【図12】図3のシステムにおいて用いられるADSL受信機の第1実施例を示すブロック図である。

【図13】図12の受信機において流れる信号のスペクトル成分を示すグラフである。

【図 14】図 3 のシステムにおいて用いられる ADSL 受信機の第 2 実施例を示すブロック図である。

【図 15】図 14 の受信機において流れる信号のスペクトル成分を示すグラフである。

【図 16】図 3 のシステムにおいて用いられる ADSL 受信機の第 3 実施例を示すブロック図である。

【図 17】図 16 の受信機において流れる信号のスペクトル成分を示すグラフである。

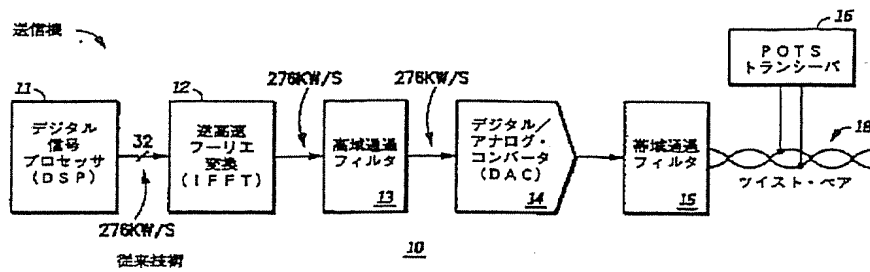
【図 18】図 3 のシステムにおいて用いられる ADSL 受信機の第 4 実施例を示すブロック図である。

【図 19】図 18 の受信機において流れる信号のスペクトル成分を示すグラフである。

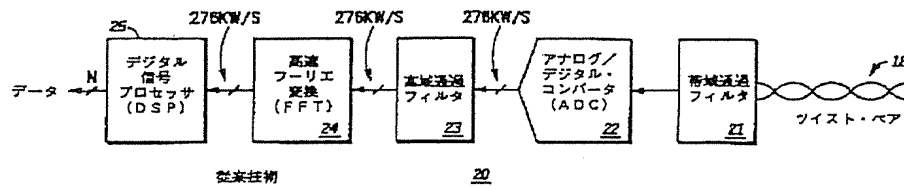
【符号の説明】

11	デジタル信号プロセッサ (DSP)	152	修正 IFFT
18	ツイスト・ペア	153	出力
30	通信システム	154	DAC
32	ADSL 遠隔端末	156	出力
34	ADSL トランシーバ	158	帯域通過フィルタ
36	スプリッタ	200	ADSL 受信機
38	ISDN トランシーバ	201	帯域通過フィルタ
40	ADSL 中央局	202	出力
42	ADSL トランシーバ	203	アナログ/デジタル・コンバータ
44	スプリッタ	204	出力
46	ISDN トランシーバ	205	デシメータ
48	テレビジョン受信機	206	ISDN 高域通過フィルタ
50, 56	コンピュータ端末	207	出力
52, 54	電話	208	ダウンサンプラ
58	ビデオ・サーバ	209	出力
100	ADSL 送信機	210	高速フーリエ変換
104	出力	211	出力
106	IFFT	212	デジタル信号プロセッサ
108	出力	220	受信機
110	補間回路	221	帯域通過フィルタ
112	出力	222	出力
114	高域通過フィルタ	223	アナログ/デジタル・コンバータ
116	出力	224	出力
118	DAC	225	乗算器
120	出力	226	出力
122	帯域通過フィルタ	227	デシメータ
130	ADSL 送信機	228	低域通過フィルタ
132	低域通過フィルタ	229	ダウンサンプラ
134	出力	230	出力
135	乗算器	231	出力
136	出力	232	FFT
138	出力	233	DSP
140	ADSL 送信機	240	受信機
142	DAC	241	帯域通過フィルタ
143	出力	242	出力
144	帯域通過フィルタ	243	アナログ/デジタル・コンバータ
150	ADSL 送信機	244	出力
		245	高域通過フィルタ
		246	出力
		247	修正 FFT
		248	DSP
		250	受信機
		251	帯域通過フィルタ
		252	出力
		253	アナログ/デジタル・コンバータ
		254	出力
		255	ダウンサンプラ
		256	出力
		257	FFT
		258	DSP

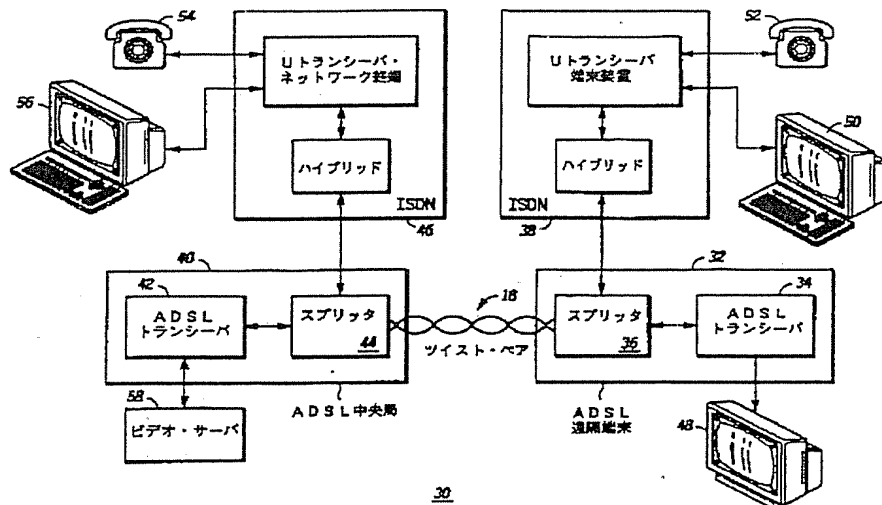
【図 1】



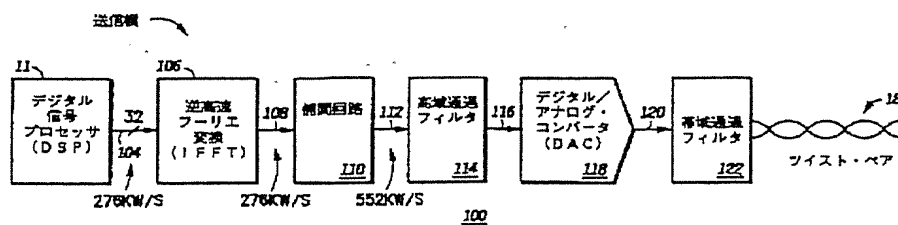
【図 2】



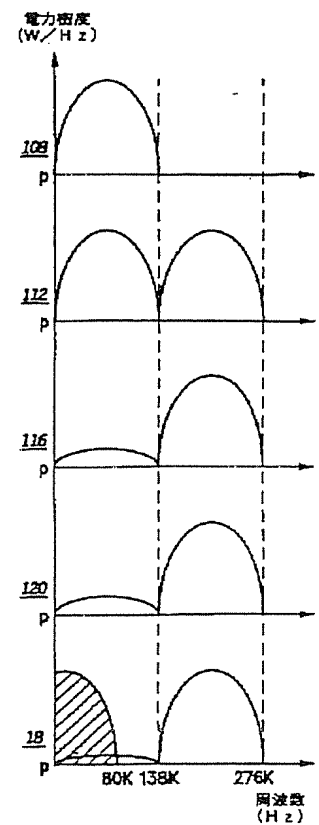
【図 3】



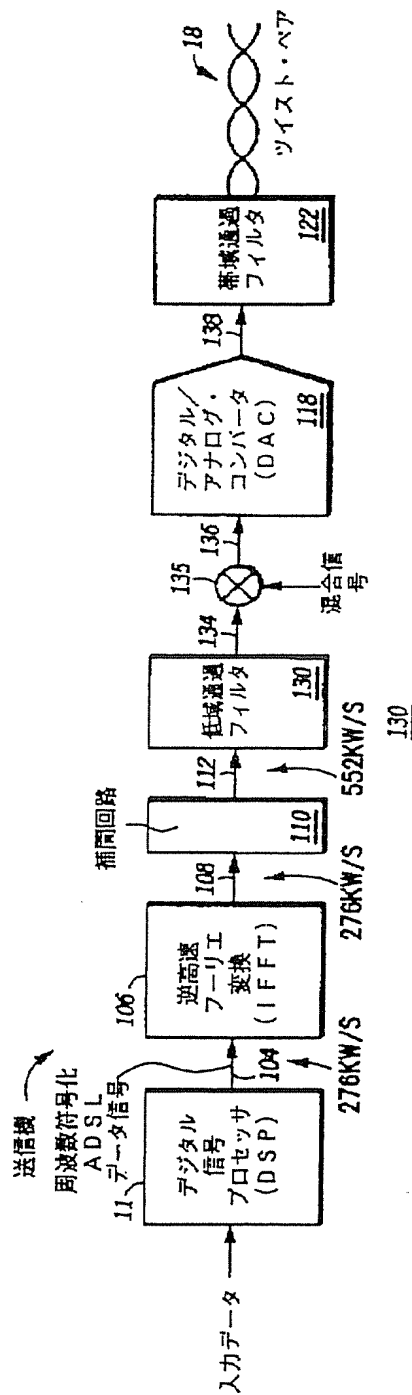
【図 4】



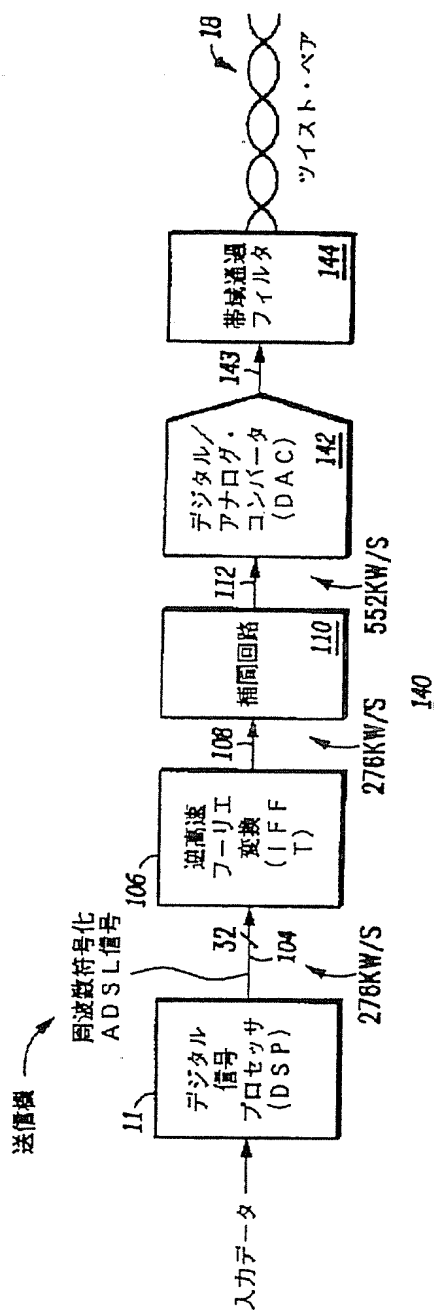
【図 5】



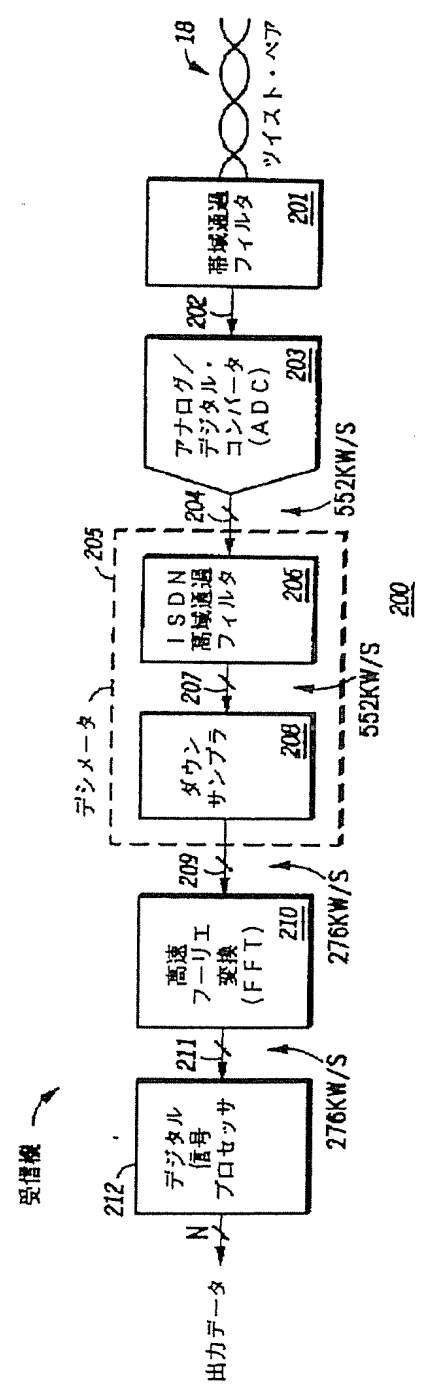
【図6】



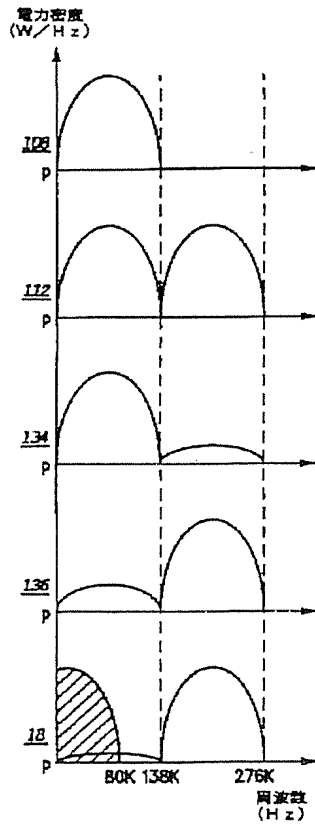
【図8】



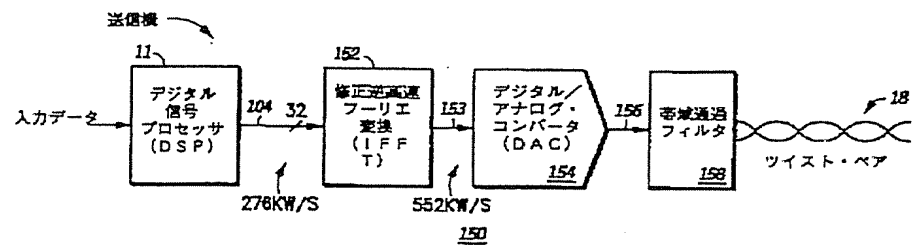
【図12】



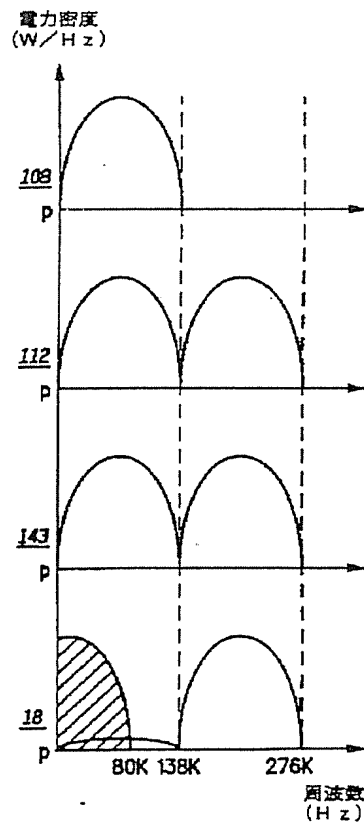
【図 7】



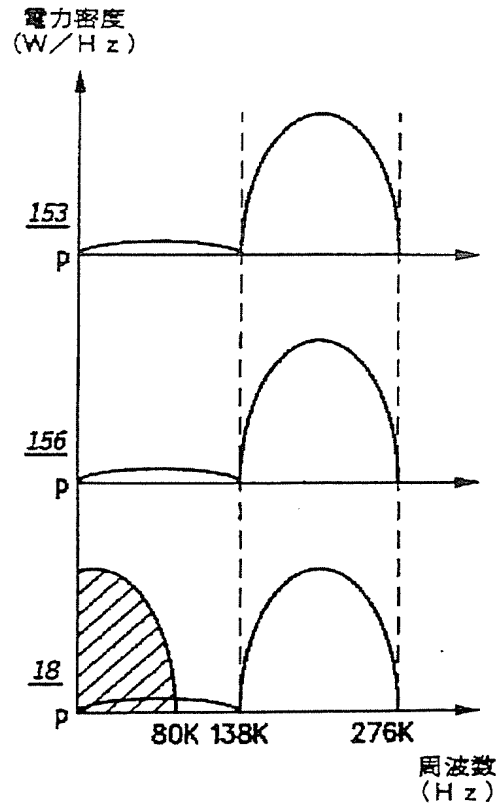
【図 10】



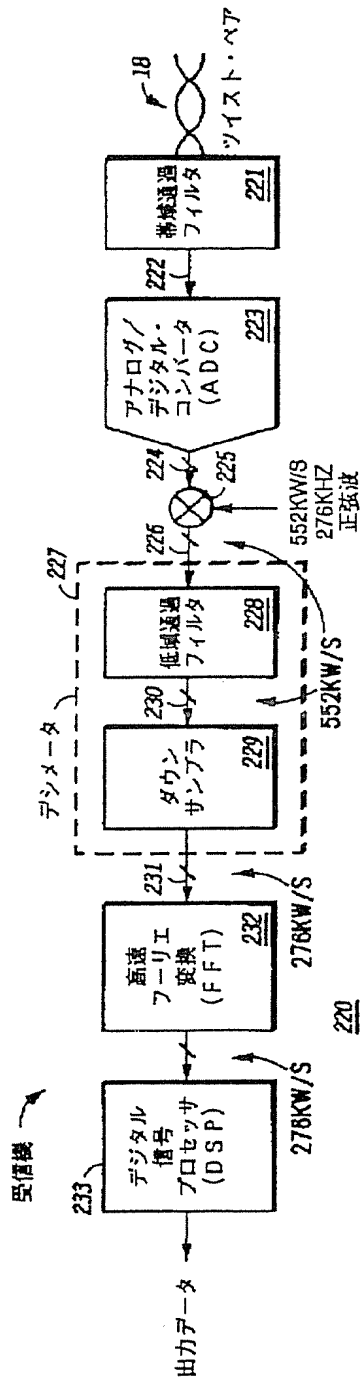
【図 9】



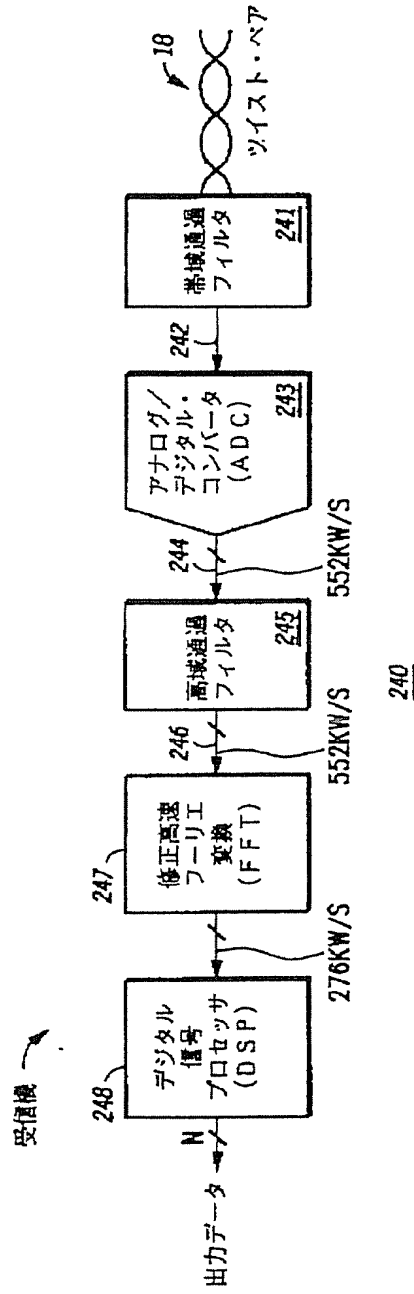
【図 11】



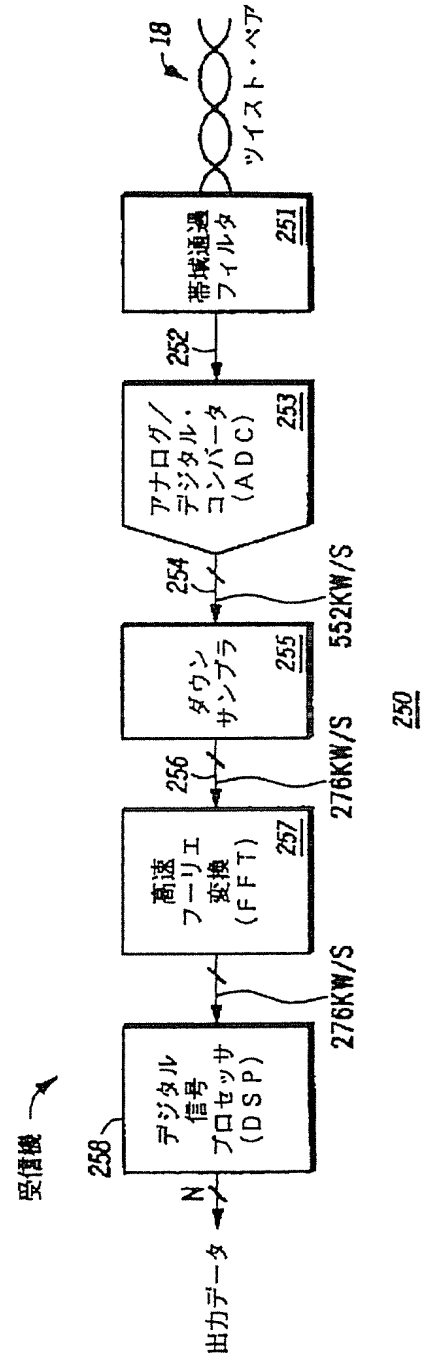
【図 1 4】



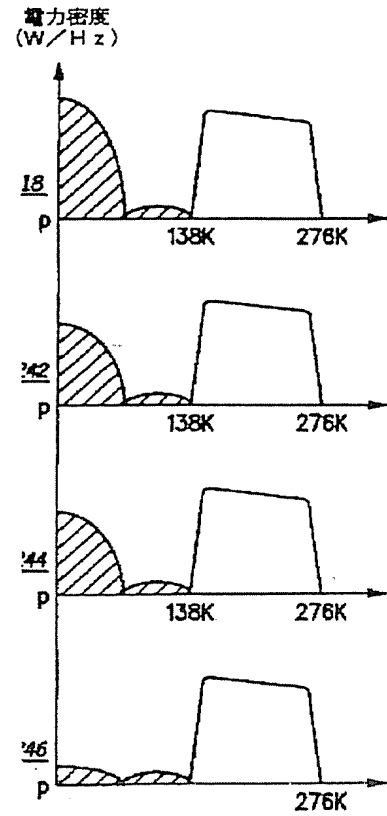
【図 1 6】



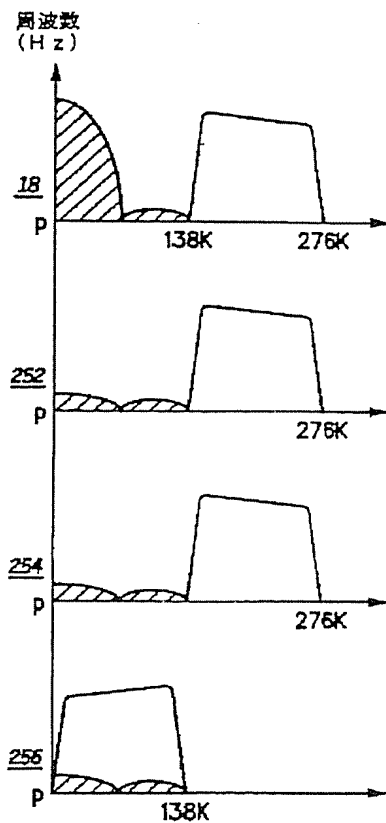
【図 1 8】



【图 17】



【図 19】



フロントページの続き

(72) 発明者 マシュー・エー・ペンドルトン
アメリカ合衆国テキサス州セダー・パーク、
ベイベリー・コート503

(72) 発明者 テレンス・エル・ジョンソン
アメリカ合衆国テキサス州オースチン、
チャカー・サークル10100

(72) 発明者 ビーター・アール・モルナー
アメリカ合衆国テキサス州オースチン、
ウエスト37ス・ストリート1812